

IFA-3-SYS : Contrôle continu. 18/02/2025

Q1. Dynamic Random Access Memory ; Memory Management Unit ; Process Control Block ; Shortest Job First

Q2. Faux ; Vrai ; Vrai ; Faux

Q3. exec et exit

Q4. 10 lignes en tout, avec 8 numéros distincts

Q5. Vrai ; Faux ; Vrai ; Faux

Q6. Faux ; Vrai ; Vrai ; Vrai (MLFQ n'a de sens qu'en préemptif)

Q7. à $t=5$, A:10 est interrompu par B:5. Par contre à $t=10$, A:5 garde le CPU contre C:15

```
time 0   5   10   20   35
CPU  | A | B | A | C |
```

Q8. Faux ; Vrai ; Faux ; Vrai

Q9. Faux ; Vrai

Q10. $(3) = 00.11 = (0).11 \mapsto (5).11 = 101.11 = (23)$
 $(8) = 10.00 = (2).00 \mapsto (7).00 = 111.00 = (28)$
 $(13) = 11.01 = (3).01 \mapsto (0).01 = (1)$