IFA-3-SYS : Contrôle continu. 14/02/2022

Q1. Direct Memory Address, Interrupt Service Request, Process Control Block, Virtual Address Space

Q2. Vrai (le matériel prévient le CPU en envoyant une IRQ) ; Faux (lorsque le CPU est en mode superviseur, exécuter une instruction privilégiée est normal) ; Vrai (trappe) ; Vrai (exception logicielle)

Q3. Les propositions avec un C sont impossibles car la dernière ligne de `main.c` est inaccessible : ni le processus parent ni l'enfant ne reviennent de leur appel `exec()`. Les autres propositions sont possibles car les deux multiecho s'exécutent en concurrence.

Q4. Faux ; Vrai ; Vrai ; Vrai (cf CM2 sur l'ordonnancement)

Q5. une CPU-burst est une phase de l'exécution pendant laquelle le programme va *continument exécuter des instructions*. Par opposition à une IO-burst, phase de l'exécution pendant laquelle il *attend un évènement*. Typiquement, le processus est suspendu pendant une IO-burst.

Q6.
```
time 0   3   6   9  12  13  15  18  20
 CPU | A | B | A | C | B | A | C | C |
```

Q7. Les processus voient une mémoire plus vaste, mais plus lente à cause des fautes de page.

Q8. 4kio = 4096 octets = 2^{12} octets. Il reste 20 bits pour le VPN.

Q9. Faux (nos pages existent avant tout sur le swap) ; Vrai ; Vrai ; Faux (la phrase est absurde).